

СВЕДЕНИЯ О ПРИЕМКЕ

Микросхема интегральная К561ЛС2 ВК соответствует техническим условиям АДБК.431200.731 - 02 ТУ и признана годной для эксплуатации.

Штамп ОТК

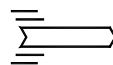
Перепроверка произведена _____
Дата

Штамп ОТК

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

«ВНИМАНИЕ-Соблюдайте меры предосторожности при работе – ПРИБОРЫ, ЧУВСТВИТЕЛЬНЫЕ К СТАТИЧЕСКОМУ ЭЛЕКТРИЧЕСТВУ».

Допустимое значение статического потенциала 100 В.



МИКРОСХЕМЫ К561ЛС2 ВК

Россия, 248009, г.Калуга,
Грабцевское шоссе,43

Код ОКП : 6331319971

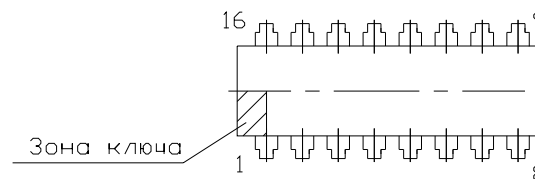
ЭТИКЕТКА

ЛСАР.431270.014 ЭТ

Микросхема интегральная К561ЛС2 ВК – четыре логических элемента «И - ИЛИ».

Климатическое исполнение УХЛ.

Схема расположения выводов



Нумерация выводов показана условно.

Ключ показывает начало отсчета выводов.

Масса не более 1,5 г.

Таблица назначения выводов

Обозначение вывода	Назначение вывода	Обозначение вывода	Назначение вывода
1	Вход У2	9	Вход АХ
2	Вход Х2	10	Выход D04
3	Вход У2	11	Выход D03
4	Вход Х3	12	Выход D02
5	Вход У3	13	Выход D01
6	Вход Х4	14	Вход Ау
7	Вход У4	15	Вход Х1
8	Общий GND	16	Питание U _{cc}

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ при температуре $(25 \pm 10)^\circ \text{C}$			
Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение низкого уровня, В, при: $U_{CC}=10 \text{ В}$	U_{OL}	-	0,01
Выходное напряжение высокого уровня, В, при: $U_{CC}=10 \text{ В}$	U_{OH}	9,99	-
Входной ток низкого уровня и высокого уровня, мкА, при: $U_{CC}=10 \text{ В}$	I_{IL}, I_{IH}	-	0,2
Выходной ток низкого уровня, мА, при: $U_{CC}=10 \text{ В}; U_O=0,5 \text{ В}$	I_{OL}	0,65	-
Выходной ток высокого уровня, мА, при: $U_{CC}=10 \text{ В}; U_O=9,5 \text{ В}$	I_{OH}	0,5	-
Ток потребления, мкА, при: $U_{CC}=10 \text{ В}$	I_{CC}	-	100
Время задержки распространения сигнала при включении и выключении, нс, при: $U_{CC}=10 \text{ В}; C_L=50 \text{ пФ}$	t_{PHL} t_{PLH}	-	190
<p>Содержание драгоценных металлов в 1000 шт. микросхем: - золото</p> <p>Цветных металлов не содержится.</p>			

НАДЕЖНОСТЬ

Наработка микросхем (T_n) в режимах и условиях, допускаемых ТУ, 50000 ч, а в следующем облегченном режиме при: температуре $(25 \pm 10)^\circ \text{C}$; $U_{CC}=5 \text{ В}$ – 60000 ч.

Интенсивность отказов в течение наработки не более $1 \cdot 10^{-6} \text{ 1/ч}$.

Гамма-процентный срок сохраняемости микросхем (T_{CY}) при $\gamma = 95\%$ при хранении их в условиях, установленных ГОСТ 21493-76, 15 лет.

ГАРАНТИИ ИЗГОТОВИТЕЛЯ

Изготовитель гарантирует соответствие микросхем требованиям АДБК.431200.731- 02 ТУ при соблюдении потребителем режимов и условий эксплуатации, правил хранения и транспортирования, установленных ТУ.

Гарантийный срок хранения 15 лет со дня изготовления.

Гарантийная наработка:

- 50000ч – в режимах и условиях, допускаемых ТУ;
- 60000 ч – в облегченном режиме.

Гарантийная наработка исчисляется в пределах гарантийного срока хранения.